**Nazwa przedmiotu:**

Assemblers

**Koordynator przedmiotu:**

prof. dr hab. inż. Tomasz Adamski

**Status przedmiotu:**

Fakultatywny dowolnego wyboru

**Poziom kształcenia:**

Studia I stopnia

**Program:**

Informatyka

**Grupa przedmiotów:**

Electives

**Kod przedmiotu:**

brak

**Semestr nominalny:**

5 / rok ak. 2009/2010

**Liczba punktów ECTS:**

4

**Liczba godzin pracy studenta związanych z osiągnięciem efektów uczenia się:**

**Liczba punktów ECTS na zajęciach wymagających bezpośredniego udziału nauczycieli akademickich:**

**Język prowadzenia zajęć:**

polski

**Liczba punktów ECTS, którą student uzyskuje w ramach zajęć o charakterze praktycznym:**

**Formy zajęć i ich wymiar w semestrze:**

|  |  |
| --- | --- |
| Wykład:  | 30h |
| Ćwiczenia:  | 0h |
| Laboratorium:  | 15h |
| Projekt:  | 0h |
| Lekcje komputerowe:  | 0h |

**Wymagania wstępne:**

CS 123, CS 121

**Limit liczby studentów:**

**Cel przedmiotu:**

Insight to most popular Intel 80x86 microprocessors family architecture and assembly language. Ability to hybrid assembly language - high level language programming to improve programs performance.

**Treści kształcenia:**

. Introduction to assembly languages. 2. Intel 80x86 microprocessors family architecture: registers, memory addressing modes, flags. 3. Intel 80286 microprocessor instruction set: data transfer instructions, integer artithmetic, logical operations, shifts and rotations, jumps, loops, procedures and stack operations. 4. Hybrid programming: assembly language - C. 5. Floating point unit architecture and instruction set. 6. Assembly macro language. 7. New Intel 80x86 microprocessor family members and their features.

**Metody oceny:**

Written examination (2h), mid-term test, mini projects in the laboratory

**Egzamin:**

**Literatura:**

Turbo Assembler Version 3.0 Users Guide, Borland International, 1991

**Witryna www przedmiotu:**

**Uwagi:**

## Efekty przedmiotowe