**Nazwa przedmiotu:**

Elektronika cyfrowa

**Koordynator przedmiotu:**

Janusz RZESZUT

**Status przedmiotu:**

Obowiązkowy

**Poziom kształcenia:**

Studia I stopnia

**Program:**

Informatyka

**Grupa przedmiotów:**

Przedmioty techniczne

**Kod przedmiotu:**

ECY

**Semestr nominalny:**

5 / rok ak. 2012/2013

**Liczba punktów ECTS:**

5

**Liczba godzin pracy studenta związanych z osiągnięciem efektów uczenia się:**

150

**Liczba punktów ECTS na zajęciach wymagających bezpośredniego udziału nauczycieli akademickich:**

**Język prowadzenia zajęć:**

polski

**Liczba punktów ECTS, którą student uzyskuje w ramach zajęć o charakterze praktycznym:**

**Formy zajęć i ich wymiar w semestrze:**

|  |  |
| --- | --- |
| Wykład:  | 30h |
| Ćwiczenia:  | 15h |
| Laboratorium:  | 15h |
| Projekt:  | 0h |
| Lekcje komputerowe:  | 0h |

**Wymagania wstępne:**

znajomość elementów i układów elektronicznych oraz teorii układów logicznych

**Limit liczby studentów:**

32

**Cel przedmiotu:**

Celem przedmiotu jest zapoznanie z podstawowymi problemami budowy i działania scalonych układów cyfrowych TTL i CMOS, nabycie umiejętności samodzielnego projektowania zespołów funkcjonalnych z układów małej i średniej skali integracji.

**Treści kształcenia:**

Wykład
Informacje ogólne, organizacja przedmiotu, literatura itd., elementy półprzewodnikowe, ich właściwości, wprowadzenie do realizacji funktorów logicznych; schemat bramki NAND, tabela prawdy, funkcje poszczególnych elementów struktury, poziomy logiczne L i H. (2h).
Nominalne poziomy napięć, poziomy gwarantowane, odporności na zakłócenia, parametry dynamiczne. Czasy propagacji, min, max, typ i ich interpretacja; charakterystyki elektryczne: wejściowa, wyjściowa H, wyjściowa L, parametry prądowe - komplet, zysk logiczny, charakterystyka przejściowa, proces przełączania (2h).
Technologia CMOS, tranzystor unipolarny, inwerter CMOS, charakterystyka przejściowa, pobór prądu, zjawisko zatrzaskiwania, odporność na ładunki statyczne, schematy funktorów; bramka transmisyjna, parametry statyczne i dynamiczne HC/HCT, układy niskonapięciowe (2h).
Przerzutnik D, opis funkcjonalny, wpis L, wpis H, wejścia asynchroniczne; układy kombinacyjne średniej skali integracji, multipleksery, demultipleksery, realizacja funkcji logicznych na multiplekserach, adresowanie matrycowe, realizacja funkcji wielu zmiennych na demultiplekserach, kaskadowanie układów (2h).
Przerzutniki, rejestry, rejestry przesuwające, liczniki, budowa, parametry (2h).
kollokwium 1; (2h).
Omówienie kollokwium , otwarty kolektor, wyznaczanie Rmax i Rmin, schematy funktorów NOT, AND, NOR, OR, EXOR (2h).
Układy czasowe, opóźnienia RC, układy na bramkach, multiwibratory scalone retrygerowalne i nieretrygerowalne, właściwości funkcjonalne, budowa wewnętrzna, parametry; VCO; (2h).
Bramki mocy, bufory trójstanowe, układy interfejsowe serii 75; schematy bramek innych rodzin LS,S, ALS, F, AS, właściwości, parametry, współpraca z tranzystorami zewnętrznymi, elementy stykowe, klawiatury 2key lockout i Nkey rollover; (2h)
Linie długie, model linii bezstratnej, postać rozwiązania równania różniczkowego i jego interpretacja, linia otwarta, zwarta, dopasowana, współczynniki odbicia, wykresy Bergerona; (2h).
Linia skrętkowa, linia koncentryczna, dopasowanie równoległe i szeregowe, transmisja napięciowa asymetryczna i symetryczna, układy nadajników i odbiorników linii, linie prądowe, nadajniki linii, standard RS232C, parametry linii, nadajniki, odbiorniki, szyna krótka, sterowniki szyny; (2h).
Konwersja cyfrowo-analogowa, podstawy, układy sumatorów z wagami, drabinka prosta, drabinka odwrócona, konwersja prąd- napięcie, konwertery unipolarne, bipolarne, mnożące dwu- i czteroćwiartkowe, konwertery wizyjne; (2h)
Konwersja analogowo-cyfrowa, zasada kwantyzacji, konwertery zliczające, śledzące, z aproksymacją krokową, flash, całkujące, sigma-delta, układy próbkująco-pamiętajace; analiza błędów konwerterów, monotoniczność, gubienie słów kodowych, procedury strojenia (2h)
Pamięci półprzewodnikowe, klasyfikacja ROM, PROM, UV EPROM, EE PROM, SRAM, DRAM SDRAM, organizacja wewnętrzna, matryca pamięci, podstawowe komórki; typowe parametry, tryby pracy pamięci DRAM (2h).
Logika programowana, struktury PAL, PLA, GAL, LCA, podstawowe parametry; (2h).
notacje, symbole graficzne, rodzaje wejść i wyjść;

Ćwiczenia
C.1 - przerzutnik D, parametry dynamiczne, określanie fmax, fmax dla automatu synchronicznego, rozprowadzanie sygnału zegara, opóźnienia w torze zegara, blokowanie sygnału zegarowego;
C.2 - automaty synchroniczne, przykład projektu od opisu słownego do schematu, przerzutniki JK master-slave, liczniki asynchroniczne, zmiana cyklu;
C.3 - liczniki synchroniczne, zmiana cyklu, kaskadowanie liczników, fmax kaskady, liczniki rewersyjne,;
C.4 - zastosowania multiwibratorów, przykłady kodów transmisyjnych: PE Manchester, generacja i dekodowanie, synchroniczna generacja impulsów; synchronizacja sygnałów zewnętrznych
C.5 - kollokwium (2h);
C.6 - omówienie kollokwium, wyświetlanie informacji cyfrowej, diody LED, parametry, sterowanie, wyświetlacze siedmiosegmentowe, dekodery, wyświetlanie statyczne
C.7 - wyświetlanie dynamiczne, sterowanie impulsowe, częstotliwość zaniku migotania; wyświetlacze LCD, sterowanie bezpośrednie i multipleksowane, układy sterowników

Laboratorium
parametry bramek i przerzutników;
układy kombinacyjne i sekwencyjne;
układy czasowe;
wyświetlanie informacji cyfrowej;
linie długie;
konwertery cyfrowo-analogowe i analogowo-cyfrowe;

**Metody oceny:**

dwa kollokwia w semestrze
egzamin pisemny
dyskusja wyników na labopratorium

**Egzamin:**

tak

**Literatura:**

 M.Łakomy, J.Zabrodzki "Cyfrowe układy scalone" PWN 1986
 M.Łakomy, J.Zabrodzki "Układy scoalone CMOS 1992" 1991
 M.Łakomy, J.Zabrodzki "Scalone przetworniki analogowo-cyfrowe i cyfrowo-analogowe" PWN 1992
 Katalog układów cyfrowych TTL Texas Instruments
 J.Kalisz "Podstawy elektroniki cyfrowej" WkiŁ 1993
 Grzybek, Misiurewicz "Półprzewodnikowe układy logiczne TTL" WNT 1982
 W.Sasal "Układy scalone serii UCA64/UCY74" WkiŁ 1982

**Witryna www przedmiotu:**

brak

**Uwagi:**

## Efekty przedmiotowe

### Profil ogólnoakademicki - wiedza

**Efekt ECY\_W01:**

zna podstawy procesów technologicznych wytwarzania układów scalonych TTL i CMOS

Weryfikacja:

kollokwium, egzamin

**Powiązane efekty kierunkowe:** K\_W02, K\_W08

**Powiązane efekty obszarowe:** T1A\_W01, T1A\_W02, T1A\_W03, T1A\_W04, T1A\_W07, T1A\_W04, T1A\_W06, T1A\_W07

**Efekt ECY\_W02:**

zna logikę Boole'a

Weryfikacja:

kollokwium, egzamin

**Powiązane efekty kierunkowe:** K\_W01

**Powiązane efekty obszarowe:** T1A\_W01, T1A\_W02, T1A\_W03, T1A\_W07

**Efekt ECY\_W03:**

zna metody opisu właściwości układów scalonych, zna interpretację parametrów statycznych, dynamicznych i funkcjonalnych

Weryfikacja:

kollokwium, egzamin

**Powiązane efekty kierunkowe:** K\_W07, K\_W08

**Powiązane efekty obszarowe:** T1A\_W02, T1A\_W04, T1A\_W06, T1A\_W07

**Efekt ECY\_W04:**

zna podstawowe zagadnienia transmisji sygnałów cyfrowych przez linie długie

Weryfikacja:

kollokwium egzamin

**Powiązane efekty kierunkowe:** K\_W07

**Powiązane efekty obszarowe:** T1A\_W02

**Efekt ECY\_W05:**

zna metody konwersji cyfrowo-analogowej i analogowo-cyfrowej

Weryfikacja:

kollokwium, egzamin

**Powiązane efekty kierunkowe:** K\_W07, K\_W08

**Powiązane efekty obszarowe:** T1A\_W02, T1A\_W04, T1A\_W06, T1A\_W07

### Profil ogólnoakademicki - umiejętności

**Efekt ECY\_U01 :**

potrafi opisać układ za pomocą funkcji logicznej

Weryfikacja:

kollokwium laboratorium

**Powiązane efekty kierunkowe:** K\_U01

**Powiązane efekty obszarowe:** T1A\_U09

**Efekt ECY\_U02:**

potrafi zaprojektować układ kombinacyjny, sekwencyjny, licznik o zadanej pojemności

Weryfikacja:

kollokwium egzamin laboratorium

**Powiązane efekty kierunkowe:** K\_U06, K\_U08

**Powiązane efekty obszarowe:** T1A\_U02, T1A\_U07, T1A\_U04

**Efekt ECY\_U03:**

potrafi określić parametry zaprojektowanego układu, dokonać ich pomiaru, wyświetlić na oscyloskopie przebiegi sygnałów

Weryfikacja:

laboratorium

**Powiązane efekty kierunkowe:** K\_U02, K\_U04

**Powiązane efekty obszarowe:** T1A\_U08, T1A\_U09, T1A\_U08, T1A\_U09

**Efekt ECY\_U04:**

potrafi uruchomić układ, potrafi znaleźć uszkodzenie w układzie, zarówno dotyczące układów scalonych jak i połączeń

Weryfikacja:

laboratorium

**Powiązane efekty kierunkowe:** K\_U14

**Powiązane efekty obszarowe:** T1A\_U07, T1A\_U09, T1A\_U14

### Profil ogólnoakademicki - kompetencje społeczne

**Efekt ECY\_K01:**

potrafi pracować w zespole

Weryfikacja:

ocena przez prowadzącego laboratorium

**Powiązane efekty kierunkowe:** K\_K03

**Powiązane efekty obszarowe:** T1A\_K03

**Efekt ECY\_K02:**

potrafi kierować zespołem

Weryfikacja:

ocena wyników pracy zespołu przez prowadzącego laboratorium

**Powiązane efekty kierunkowe:** K\_K03, K\_K04

**Powiązane efekty obszarowe:** T1A\_K03, T1A\_K04