**Nazwa przedmiotu:**

Technika cyfrowa III

**Koordynator przedmiotu:**

dr inż. Krzysztof Firląg, Wydział Transportu Politechniki Warszawskiej Zakład Sterowania Ruchem i Infrastruktury Transportu, Zespół SRD

**Status przedmiotu:**

Obowiązkowy

**Poziom kształcenia:**

Studia I stopnia

**Program:**

Transport

**Grupa przedmiotów:**

Specjalnościowe

**Kod przedmiotu:**

TR.NIS710

**Semestr nominalny:**

7 / rok ak. 2019/2020

**Liczba punktów ECTS:**

3

**Liczba godzin pracy studenta związanych z osiągnięciem efektów uczenia się:**

80 godz., w tym: praca na ćwiczeniach laboratoryjnych 18 godz., studiowanie literatury przedmiotu 12 godz., przygotowanie eksperymentów 10 godz., wykonanie sprawozdań z ćwiczeń laboratoryjnych 35 godz., pisemne zaliczenie poszczególnych ćwiczeń 2 godz.; konsultacje 3 godz.

**Liczba punktów ECTS na zajęciach wymagających bezpośredniego udziału nauczycieli akademickich:**

1,0 pkt ECTS (23 godz., w tym: ćwiczenia laboratoryjne 18 godz., pisemne zaliczenie poszczególnych ćwiczeń 2 godz., konsultacje 3 godz.)

**Język prowadzenia zajęć:**

polski

**Liczba punktów ECTS, którą student uzyskuje w ramach zajęć o charakterze praktycznym:**

3,0 pkt ETCS (80 godz., w tym: praca na ćwiczeniach laboratoryjnych 18 godz., studiowanie literatury przedmiotu 12 godz., przygotowanie eksperymentów 10 godz., wykonanie sprawozdań z ćwiczeń laboratoryjnych 35 godz., pisemne zaliczenie poszczególnych ćwiczeń 2 godz.; konsultacje 3 godz.)

**Formy zajęć i ich wymiar w semestrze:**

|  |  |
| --- | --- |
| Wykład:  | 0h |
| Ćwiczenia:  | 0h |
| Laboratorium:  | 30h |
| Projekt:  | 0h |
| Lekcje komputerowe:  | 0h |

**Wymagania wstępne:**

Technika cyfrowa I

**Limit liczby studentów:**

12 osób

**Cel przedmiotu:**

Praktyczne poznanie metod analizy i syntezy układów cyfrowych z zastosowaniem wspomagania komputerowego. Badanie zjawisk hazardów oraz wyścigów zagrażających poprawnej pracy projektowanych układów, oraz nabycie umiejętności poprawnej budowy prostych układów cyfrowych dla cyfrowych systemów sterowania i teleinformatyki stosowanych w transporcie.

**Treści kształcenia:**

Treść ćwiczeń laboratoryjnych:
Wprowadzenie, zapoznanie z obsługą pakietu symulatora układów logicznych ACTIVE-CAD. Badanie współpracy układów cyfrowych z elementami zestykowymi. Synteza i badanie układów kombinacyjnych zbudowanych z elementów małej skali integracji. Synteza i badanie układów kombinacyjnych zbudowanych z elementów średniej i dużej skali integracji. Badanie strukturalnej zawodności układów kombinacyjnych. Synteza synchronicznych układów sekwencyjnych. Badanie synchronicznych układów sekwencyjnych stosowanych w systemach transportowych. Synteza i badanie asynchronicznych układów sekwencyjnych. Synteza techniczna układów cyfrowych.

**Metody oceny:**

Zaliczanie wykonania poszczególnych ćwiczeń w trakcie zajęć. Przebieg ćwiczenia
udokumentowany sprawozdaniem oceniany w zakresie 0-2 pkt. Sprawdzenie wiedzy z
poszczególnych ćwiczeń w formie pisemnej oceniane w zakresie 0-8 pkt. Warunkiem
zaliczenia przedmiotu jest wykonanie wszystkich ćwiczeń laboratoryjnych, skutkujące przyjęciem przez prowadzącego sprawozdań oraz zdobycie połowy plus jeden możliwych punktów (36pkt).

**Egzamin:**

nie

**Literatura:**

1. Łuba T. Synteza układów logicznych. Oficyna Wydawnicza PW, Warszawa, 2005.
2. Majewski W. Układy logiczne. WNT, Warszawa, 1999.
3. Kruszyński H., Rydzewski A. i in.: Teoria układów cyfrowych. Wydawnictwa Politechniki Warszawskiej, Warszawa, 1991.
4. Pieńkos J. Turczyński J.: Układy scalone TTL w systemach cyfrowych. WKŁ, Warszawa,1980.
5. Skorupski A. Podstawy techniki cyfrowej. WKŁ, Warszawa, 2001.
6. Zieliński C. Podstawy projektowania układów cyfrowych. PWN, Warszawa,2003.
7. Kawalec P. Symulatory i kompilatory układów logicznych. WT PW, Warszawa, 2011.

**Witryna www przedmiotu:**

brak

**Uwagi:**

O ile nie powoduje to zmian w zakresie powiązań danego przedmiotu z efektami uczenia się w treściach kształcenia mogą być wprowadzane na bieżąco zmiany związane z uwzględnieniem najnowszych osiągnięć naukowych.

## Charakterystyki przedmiotowe

### Profil ogólnoakademicki - wiedza

**Charakterystyka W01:**

Ma szczegółową wiedzę związaną z praktycznym zastosowaniem metodyki projektowania kombinacyjnych i sekwencyjnych układów cyfrowych.

Weryfikacja:

Zaliczenie pisemnie ćwiczenia - jedno pytanie z tego zakresu, zalicza odpowiedź poprawna w 51%.

**Powiązane charakterystyki kierunkowe:** Tr1A\_W12

**Powiązane charakterystyki obszarowe:** I.P6S\_WG

**Charakterystyka W02:**

Ma uporządkowaną wiedzę związaną z badaniami eksperymentalnymi układów i systemów cyfrowych.

Weryfikacja:

Obserwacja studenta podczas wykonywania eksperymentów laboratoryjnych, przebieg ćwiczenia punktowany 0-2 pkt. Zalicza od 1 pkt.

**Powiązane charakterystyki kierunkowe:** Tr1A\_W10

**Powiązane charakterystyki obszarowe:** I.P6S\_WG, I.P6S\_WK

### Profil ogólnoakademicki - umiejętności

**Charakterystyka U01:**

Potrafi przeprowadzać eksperymenty, w tym symulacje komputerowe modeli układów cyfrowych.

Weryfikacja:

Obserwacja i ocena umiejętności planowania i przeprowadzania eksperymentów podczas ćwiczeń laboratoryjnych

**Powiązane charakterystyki kierunkowe:** Tr1A\_U09

**Powiązane charakterystyki obszarowe:** I.P6S\_UW, III.P6S\_UW.1.o

**Charakterystyka U02:**

Potrafi posłużyć się narzędziami komputerowo wspomaganego projektowania do weryfikacji prostych układów cyfrowych.

Weryfikacja:

Obserwacja i ocena umiejętności umiejętności posługiwania się symulatorem układów logicznych.

**Powiązane charakterystyki kierunkowe:** Tr1A\_U10

**Powiązane charakterystyki obszarowe:** I.P6S\_UW, III.P6S\_UW.1.o, III.P6S\_UW.2.o

**Charakterystyka U03:**

Potrafi w języku polskim opracować dokumentację przeprowadzonych eksperymentów i przygotować teksty opisujące ich wyniki.

Weryfikacja:

Analiza i zaliczenia złożonych sprawozdań z poszczególnych ćwiczeń laboratoryjnych. Warunek zaliczenia - brak merytorycznych błędów w sprawozdaniu.

**Powiązane charakterystyki kierunkowe:** Tr1A\_U04

**Powiązane charakterystyki obszarowe:** I.P6S\_UK

**Charakterystyka U04:**

Potrafi zaprojektować i zmontować proste układy cyfrowe z elementów scalonych małej skali integracji.

Weryfikacja:

Zaliczenie poprawności procesu syntezy technicznej budowanych układów. Warunek zaliczenia - realizacja poprawnie działającego układu logicznego.

**Powiązane charakterystyki kierunkowe:** Tr1A\_U24

**Powiązane charakterystyki obszarowe:** I.P6S\_UW, III.P6S\_UW.4.o

**Charakterystyka U05:**

Potrafi współdziałać i pracować w grupie laboratoryjnej, przyjmując w niej różne role.

Weryfikacja:

Obserwacja aktywności grupy i poszczególnych osób w wykonywaniu ćwiczeń. Warunek zaliczenia - aktywny udział w realizacji eksperymentu.

**Powiązane charakterystyki kierunkowe:** Tr1A\_U05

**Powiązane charakterystyki obszarowe:** I.P6S\_UO